

日 本 国 特 許 庁

PATENT OFFICE
JAPANESE GOVERNMENT

JCS25 U.S. PTO

09/672943



CS/26/00

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日

Date of Application:

1999年 9月29日

出 願 番 号

Application Number:

平成11年特許願第277093号

出 願 人

Applicant (s):

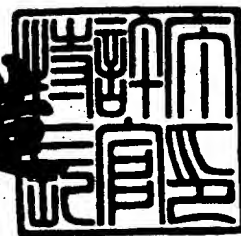
三洋電機株式会社

CERTIFIED COPY OF
PRIORITY DOCUMENT

2000年 9月18日

特許庁長官
Commissioner,
Patent Office

及川耕造



出証番号 出証特2000-3074881

【書類名】 特許願

【整理番号】 KHB0991081

【提出日】 平成11年 9月29日

【あて先】 特許庁長官殿

【国際特許分類】 G06F 3/03 310

【発明者】

【住所又は居所】 大阪府守口市京阪本通2丁目5番5号 三洋電機株式会社
社内

【氏名】 小林 貢

【発明者】

【住所又は居所】 大阪府守口市京阪本通2丁目5番5号 三洋電機株式会社
社内

【氏名】 上原 久夫

【特許出願人】

【識別番号】 000001889

【氏名又は名称】 三洋電機株式会社

【代表者】 近藤 定男

【代理人】

【識別番号】 100109368

【弁理士】

【氏名又は名称】 稲村 悦男

【連絡先】 03-3837-7751 法務・知的財産部 東京事
務所

【選任した代理人】

【識別番号】 100111383

【弁理士】

【氏名又は名称】 芝野 正雅

【手数料の表示】

【予納台帳番号】 013033

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9904451

【プルーフの要否】 要

【書類名】 明細書
【発明の名称】 座標入力装置
【特許請求の範囲】

【請求項 1】 複数の表示画素が配列された自発光型表示器の表示面から座標情報を取り込むことを特徴とする座標入力装置。

【請求項 2】 複数の表示画素が行列配置された自発光型表示器と、上記表示器の表示面に接触し、接触した位置の表示画素の発光状態を検出する検出器と、を備え、上記複数の表示画素を所定の順序で発光させて上記検出器の接触位置の座標情報を取り込むことを特徴とする座標入力装置。

【請求項 3】 複数の表示画素が行列配置されたエレクトロルミネッセンスディスプレイと、上記ディスプレイの表示面に接触し、接触した位置の表示画素の発光状態を検出するペンと、水平走査及び垂直走査のタイミングを決定して上記ディスプレイに画像を表示すると共に上記複数の表示画素を水平走査及び垂直走査のタイミングに従って点順次で発光させる表示制御回路と、上記表示制御回路の水平走査及び垂直走査のタイミングに対する上記ペンの検出出力の変化に基づいて座標情報を生成する座標入力処理回路と、を備えたことを特徴とする座標入力装置。

【請求項 4】 上記エレクトロルミネッセンスディスプレイは、一対の電極の間に発光層が設けられて、行列配置される複数の表示画素と、水平走査のタイミングに従って上記複数の表示画素の各列に画像情報に応じた電位を順次印加する水平駆動回路と、垂直走査のタイミングに従って上記複数の表示画素を行単位で駆動する垂直駆動回路と、を有することを特徴とする請求項 3 に記載の座標入力装置。

【請求項 5】 上記表示制御回路は、各水平走査期間の有効映像期間外に上記複数の表示画素を点順次で 1 行ずつ所定の輝度で発光させることを特徴とする請求項 4 に記載の座標入力装置。

【請求項 6】 上記表示制御回路は、第 1 の水平走査期間に、上記複数の表示画素を 1 行ずつ画像情報に応じて発光させ、第 2 の水平走査期間に、上記複数の表示画素を点順次で 1 行ずつ所定の輝度で発光させることを特徴とする請求項

4 に記載の座標入力装置。

【請求項 7】 上記表示制御回路は、上記複数の表示画素を一旦非発光状態とした後、所定の照度で発光させることを特徴とする請求項 5 または請求項 6 に記載の座標入力装置。

【請求項 8】 上記エレクトロルミネッセンスディスプレイは、上記複数の表示画素に所定の電位を供給して初期設定するプリチャージ回路をさらに備え、上記プリチャージ回路から上記複数の表示画素に対して、各表示画素を非発光状態とする電位を供給することを特徴とする請求項 7 に記載の座標入力装置。

【請求項 9】 上記駆動回路は、各垂直走査期間の有効映像期間外に上記複数の表示画素を点順次で 1 面ずつ所定の輝度で発光させることを特徴とする請求項 4 に記載の座標入力装置。

【請求項 10】 上記駆動回路は、第 1 の垂直走査期間に、上記複数の表示画素を 1 面ずつ画像情報に応じて発光させ、第 2 の垂直走査期間に、上記複数の表示画素を点順次で 1 面ずつ所定の輝度で発光させることを特徴とする請求項 4 に記載の座標入力装置。

【請求項 11】 上記駆動回路は、上記複数の表示画素を一旦非発光状態とした後、所定の照度で発光させることを特徴とする請求項 9 または請求項 10 に記載の座標入力装置。

【請求項 12】 上記エレクトロルミネッセンスディスプレイは、上記複数の表示画素に所定の電位を供給して初期設定するプリチャージ回路をさらに備え、上記プリチャージ回路から上記複数の表示画素に対して、各表示画素を非発光状態とする電位を供給することを特徴とする請求項 11 に記載の座標入力装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、コンピュータ機器の入力デバイスとして用いられるデジタイザの如き座標入力装置に関する。

【0002】

【従来の技術】

図 5 は、座標入力装置としてのデジタイザの構造を示す斜視図であり、図 6 は、その構成を示すブロック図である。

【 0 0 0 3 】

デジタイザ 1 は、表示面 2 を有し、ケーブル 3 を介してコンピュータ機器と接続される。表示面 2 には、コンピュータ機器から供給される画像情報に従う画像 4 が表示され、この表示面 2 上に入力ペン 5 を用いて文字や図形等を描くことにより、その軌跡が、座標情報として所定の時間間隔でコンピュータ機器に送られる。

【 0 0 0 4 】

デジタイザ 1 は、フラットディスプレイ 1 1、抵抗シート 1 2、表示制御回路 1 3、座標処理回路 1 4、画像メモリ 1 5 及び CPU 1 6 より構成される。フラットディスプレイ 1 1 は、例えば、LCD (Liquid Crystal Display) からなり、デジタイザ 1 の受光面 2 に配置される。このフラットディスプレイ 1 1 は、画像信号 Y と共に水平同期信号 HD、垂直同期信号 VD を受けることにより、画像信号 Y に従う画像を表示する。抵抗シート 1 2 は、感圧式の透明な抵抗体であり、フラットディスプレイ 1 1 に重ねて受光面 2 に配置される。この抵抗シート 1 2 は、例えば、水平方向に抵抗が配置された第 1 のシートと垂直方向に抵抗が配置された第 2 のシートとを重ねたものであり、圧力を受ける位置によって、その抵抗値 R を変化させる。

【 0 0 0 5 】

表示制御回路 1 3 は、画像メモリ 1 5 に記憶される画像データに基づいて画像信号 Y を生成すると共に、この画像信号 Y に同期する水平同期信号 HD 及び垂直同期信号 VD を生成し、これらの画像信号 Y、水平同期信号 HD 及び垂直同期信号 VD をフラットディスプレイ 1 1 に供給する。座標処理回路 1 4 は、抵抗シート 1 2 に接続され、抵抗シート 1 2 から入力される抵抗値 R に基づいて、抵抗シート 1 2 上で圧力を受けている位置の座標を検出する。この座標処理回路 1 4 においては、抵抗値 R の変化を一定の周期でサンプリングすることにより、連続して変化する座標を周期的に検出する。そして、その座標を所定のフォーマットに従う座標情報として連続的にバス 1 0 へ送出する。

【 0 0 0 6 】

画像メモリ 1 5 は、デジタイザ 1 に接続されるコンピュータ機器から供給される画像情報を 1 画面単位で記憶し、表示制御回路 1 3 に供給する。CPU 1 6 は、例えば、ワンチップマイコンであり、バス 1 0 を介して表示制御回路 1 3、座標処理回路 1 4 及び画像メモリ 1 5 に接続され、所定の制御プログラムに従って各部の動作を制御する。バス 1 0 は、インタフェースを介してコンピュータ機器に接続され、コンピュータ機器からの情報を画像メモリ 1 5 や CPU 1 6 に転送すると共に、座標処理回路 1 4 からの座標情報をコンピュータ機器へ転送する。

【 0 0 0 7 】

以上のデジタイザにおいては、表示面 2 上に入力ペン 5 で描かれる軌跡を座標情報の連続として数値化することができ、その情報をコンピュータ機器へ取り込むことが可能になる。

【 0 0 0 8 】

【発明が解決しようとする課題】

上述のデジタイザにおいては、フラットディスプレイ 1 1 に重ねて抵抗シート 1 2 を配置する必要があるという問題が生じる。また、抵抗シート 1 2 は複数のシートを重ねて配置するため、光の干渉の影響によってディスプレイ 1 1 の表示が見にくくなるという問題も生じる。

【 0 0 0 9 】

そこで本発明は、構造を簡略化すると共に、ディスプレイの表示を見やすくすることを目的とする。

【 0 0 1 0 】

【課題を解決するための手段】

本発明は、上述の課題を解決するためになされたもので、第 1 の特徴とするところは、複数の表示画素が配列された自発光型ディスプレイの表示面から座標情報を取り込むことにある。

【 0 0 1 1 】

そして、本発明の第 2 の特徴とするところは、複数の表示画素が行列配置されたエレクトロルミネッセンスディスプレイと、上記ディスプレイの表示面に接触

し、接触した位置の表示画素の発光状態を検出する入力ペンと、を備え、上記複数の表示画素を所定の順序で発光させて上記入力ペンの接触位置の座標情報を取り込むことにある。

【0012】

さらに、本発明の第3の特徴とするところは、複数の表示画素が行列配置されたエレクトロルミネッセンスディスプレイと、上記ディスプレイの表示面に接触し、接触した位置の表示画素の発光状態を検出する入力ペンと、水平走査及び垂直走査のタイミングを決定して上記ディスプレイに画像を表示すると共に上記複数の表示画素を水平走査及び垂直走査のタイミングに従って点順次で発光させる表示制御回路と、上記表示制御回路の水平走査及び垂直走査のタイミングに対する上記入力ペンの検出出力の変化に基づいて座標情報を生成する座標入力処理回路と、を備えたことにある。

【0013】

本発明によれば、自発光するディスプレイの表示面から座標情報を直接取り込むようにしたことで、ディスプレイの表示面に座標認識用の機構を設ける必要がなくなる。

【0014】

【発明の実施の形態】

図1は、本発明の実施形態を示すブロック図である。本発明の座標入力装置としてのデジタイザは、エレクトロルミネッセンス（EL）ディスプレイ21、入力ペン22、表示制御回路23、座標処理回路24、画像メモリ25及びCPU26より構成される。このデジタイザは、図1に示すデジタイザと同一の形状を成しており、入力ペン22によって文字や図形が描かれる表示面を有している。

【0015】

ELディスプレイ21は、複数の自発光素子（EL素子）からなる表示画素が行列配置されており、デジタイザに表示面に配置される。このELディスプレイ21は、表示制御回路23から供給される画像信号Yに応じて、複数の表示画素を発光させることにより、所定の画像を表示する。入力ペン22は、先端に受光部が形成され、表示面、即ち、自発光するELディスプレイ21の表面に接触さ

せることにより、接触位置にある表示画素の発光状態を検出し、検出出力Pを発生する。この入力ペン22においては、ELディスプレイ21の表面までが所定の距離以下になったときにセンサ部分に光が届くように光学系の焦点距離が設定される。これにより、入力ペン22の先端が、ELディスプレイ21の表面から離れたときには、入力ペン22の受光部が関係のない光に反応するのを防止できる。

【0016】

表示制御回路23は、画像メモリ25に記憶される画像データに基づいて画像信号Yを生成すると共に、この画像信号Yに応じて、水平同期信号HD及び垂直同期信号VDを生成する。そして、画像信号Yを水平同期信号HD及び垂直同期信号VDと共にフラットディスプレイ11に供給すると共に、水平同期信号HD及び垂直同期信号VDを座標処理装置24に供給する。さらに、表示制御回路23は、水平走査周期または垂直走査周期で、ELディスプレイ21に対して、座標検出のための表示動作を行わせる。この座標検出動作では、ELディスプレイ21の全面を所定の順序で走査し、一定の輝度の画像を点順次で表示する。

【0017】

座標処理回路24は、入力ペン22に接続され、入力ペン22の検出出力Pの変化と水平同期信号HD及び垂直同期信号VDとに基づいて座標情報を生成する。即ち、座標検出動作においてELディスプレイ21が発光するとき、入力ペン22がELディスプレイ21表面のある位置に接触していた場合、その接触位置にある表示画素が発光するタイミングで入力ペン22の検出出力Pが変化することになる。そして、その変化のタイミングが、水平走査及び垂直走査の何番目に当たるかを水平同期信号HD及び垂直同期信号VDに基づいて判定する。例えば、水平同期信号HDの各立ち上がり（または立ち下がり）のタイミングでリセットされて、水平走査期間に水平方向の表示画素数だけカウントするカウンタのカウント値を入力ペン22の検出出力Pの変化するタイミングでロードすることで、水平方向の位置を検出できる。同様に、垂直同期信号VDの各立ち上がり（または立ち下がり）のタイミングでリセットされて、水平同期信号HDでカウントするカウンタのカウント値を入力ペン22の検出出力Pの変化するタイミングで

ロードすることで、垂直方向の位置を検出できる。これらの検出位置は、所定のフォーマットに従う座標情報として、バス 2 0 に送出される。

【 0 0 1 8 】

画像メモリ 2 5 は、外部のコンピュータ機器から供給される画像情報を 1 画面単位で記憶し、CPU 2 6 の制御の下、表示制御回路 2 3 に供給する。CPU 2 6 は、バス 2 0 を介して表示制御回路 2 3、座標処理回路 2 4 及び画像メモリ 2 5 に接続され、所定の制御プログラムに従って各部の動作を制御する。バス 2 0 は、インタフェースを介してコンピュータ機器に接続され、コンピュータ機器からの情報を画像メモリ 2 5 や CPU 2 6 に転送すると共に、座標処理回路 2 4 からの座標情報をコンピュータ機器へ転送する。

【 0 0 1 9 】

図 2 は、EL ディスプレイ 2 1 の構成を示す等価回路図である。この EL ディスプレイ 2 1 は、アクティブマトリクス方式であり、行列配置された複数の表示画素 3 0、水平駆動回路 3 4、垂直駆動回路 3 5 及びプリチャージ回路 3 6 より構成される。

【 0 0 2 0 】

複数の表示画素 3 0 は、第 1 及び第 2 のトランジスタ T 1、T 2、コンデンサ C 1 及び EL 素子 D 1 をそれぞれ有する。N チャンネル型の第 1 のトランジスタ T 1 及び P チャンネル型の第 2 のトランジスタ T 2 は、それぞれ薄膜トランジスタであり、透明な基板上に形成される。第 1 のトランジスタ T 1 のソースには、第 2 のトランジスタ T 2 のゲートが接続され、ドレインには、ドレインライン 3 1 が接続される。また、第 1 のトランジスタ T 1 のゲートには、ゲートライン 3 2 が接続される。第 2 のトランジスタ T 2 のドレインには、電源ライン 3 3 が接続され、ソースには、EL 素子 D 1 が接続される。そして、第 1 のトランジスタ T 1 のソースと第 2 のトランジスタ T 2 のゲートとの間には、コンデンサ C 1 が接続される。ドレインライン 3 1 は、複数の表示画素 3 0 の各列毎に共通に設けられ、水平駆動回路 3 4 に接続されると共に、プリチャージ回路 3 6 に接続される。ゲートライン 3 2 は、複数の表示画素 3 0 の各行毎に共通に設けられ、垂直駆動回路 3 5 に接続される。電源ライン 3 3 は、全ての表示画素 3 0 に対して共

通に設けられ、E L 素子 D 1 を駆動するための駆動電位 V_d が印加される。これにより、ゲートライン 3 1 が選択されると、第 1 のトランジスタ T 1 がオンし、ドレインライン 3 1 から信号電位が第 2 のトランジスタ T 2 のゲートに印加される。この第 2 のトランジスタ T 2 のゲートに印加された電位は、第 1 のトランジスタ T 1 がオフした後も、コンデンサ C 1 の容量によって保持される。そして、第 2 のトランジスタ T 2 がドレインライン 3 1 から印加される信号電位に応じてオンすると、電源ライン 3 3 から E L 素子 D 1 に駆動電位 V_d が第 2 のトランジスタ T 2 を介して印加されることになり、E L 素子 D 1 は、ドレインライン 3 1 に印加される信号電位に応じて発光する。

【 0 0 2 1 】

水平駆動回路 3 4 は、複数のドレインライン 3 1 を水平走査周期で順次駆動し、画像信号 Y に従う電位を走査方向に従って各ドレインライン 3 1 に順次印加する。垂直駆動回路 3 5 は、複数のゲートライン 3 2 を垂直走査周期で順次駆動し、走査方向に従って各ゲートライン 3 2 を順次選択状態とする。そして、プリチャージ回路 3 6 は、ドレインライン 3 1 を介して各表示画素 3 0 に所定の電位を印加し、各表示画素 3 0 を所望の状態に設定する。これにより、複数の表示画素 3 0 は、1 行ずつ点順次で駆動され、各表示画素 3 0 に画像信号 Y に従う信号電位が順次印加されることになる。この結果、E L ディスプレイ 2 1 の表示面には、画像信号 Y に従う画像が 1 画面ずつ表示される。このような E L ディスプレイ 2 1 は、E L 素子 D 1 の応答速度が液晶の応答速度と比較して速いため、高速で座標検出動作と画像表示動作とを繰り返すのに適している。

【 0 0 2 2 】

図 3 は、本発明の座標入力装置の第 1 の動作を説明するタイミング図である。ここで、(a) は、1 水平走査期間内で座標検出と画像表示とを完了する場合を示し、(b) は、座標検出のための水平走査期間と画像表示のための水平走査期間とを設定する場合を示す。

【 0 0 2 3 】

1 水平走査期間内で座標検出動作を行う場合、図 3 (a) に示すように、それまで発光していた各表示画素 3 0 を一旦消した後、所定の輝度で発光するように

画像信号 Y のレベルを設定する。消去動作は、プリチャージ回路 3 6 から消去電位 V_e を印加することで、選択された行単位で各列同時に行うことができる。そして、水平駆動回路 3 4 から、各表示画素 3 0 を座標検出のために発光させる中間電位 V_m を垂直駆動回路 3 5 で選択された行に、1 列ずつ印加する。この中間電位 V_m は、レベルを高くすると各表示画素 3 0 が明るく発光して表示画像を乱すことになるため、低くすることが望ましい。しかし、中間電位 V_m は、レベルを低くしすぎると、発光状態を入力ペン 2 2 で検出できなくなるため、入力ペン 2 2 により検出できる最低限の発光状態を得られるように設定する。以上の座標検出動作を、水平走査の有効映像期間の間隙に設定される水平ブランキング期間に完了される。尚、座標検出動作を高速で行う場合には、ELディスプレイ 2 1 の水平駆動回路 3 4 を動作させるクロックの周波数を高くすることにより、実現される。座標検出動作を完了した後は、通常の画像表示動作を行う。このような座標検出動作と画像表示動作とを 1 垂直走査期間の間に繰り返すことにより、ELディスプレイ 2 1 の表示面に画像信号 Y に従う画像が表示されると共に、入力ペン 2 2 が接触している位置が座標情報として検出される。このような座標検出動作の場合、1 垂直走査期間毎に 1 つの座標検出が行われることになる。

【 0 0 2 4 】

座標検出のための水平走査期間と画像表示のための水平走査期間とを設定する場合、水平走査期間を $1/2$ に設定し、図 3 (b) に示すように、先に座標検出動作を行った後、同一行に対して画像表示動作を行うようにする。即ち、画像表示動作のみを行うときの水平走査と比較して、 $1/2$ の周期で座標検出動作と画像表示動作とを交互に繰り返し、座標検出動作を行った直後に画像表示動作を行うようにする。ここで、座標検出動作自体は、図 3 (a) に示す座標検出動作と同一であり、ELディスプレイ 2 1 の各表示画素 3 0 に消去電位 V_e を印加した後、中間電位 V_m を点順次で印加する。これにより、図 3 (a) の場合と同様に、ELディスプレイ 2 1 の表示面に画像信号 Y に従う画像の表示と入力ペン 2 2 が接触している位置の座標検出とが同時に行われる。このような座標検出動作の場合も、1 垂直走査期間毎に 1 つの座標検出が行われることになる。

【 0 0 2 5 】

図 4 は、本発明の座標入力装置の第 2 の動作を説明するタイミング図である。ここで、(a) は、1 垂直走査期間内で座標検出と画像表示とを完了する場合を示し、(b) は、座標検出のための垂直走査期間と画像表示のための垂直走査期間とを設定する場合を示す。

【0026】

1 垂直走査期間内で座標検出動作を行う場合、図 4 (a) に示すように、それまで発光していた各表示画素 30 を一旦消した後、所定の輝度で発光するように画像信号 Y のレベルを設定する。この画像信号 Y のレベル設定は、図 3 (a) に示す第 1 の動作と同一である。消去動作では、プリチャージ回路 36 から消去電位 V_e を供給しながら垂直駆動回路 35 を動作させ、全ての表示画素 30 を 1 行単位で消去する。そして、垂直駆動回路 35 を動作させながら、その動作に同期して水平駆動回路 34 から中間電位 V_m を順次供給することで、全ての表示画素 30 を点順次で発光させる。以上の座標検出動作を、垂直走査の有効映像期間の間隙に設定される垂直ブランキング期間に完了させる。この座標検出動作を完了した後は、通常の画像表示動作を行う。このような座標検出動作と画像表示動作とを繰り返すことにより、EL ディスプレイ 21 の表示面に画像信号 Y に従う画像が表示されると共に、入力ペン 22 が接触している位置が座標情報として検出される。尚、座標検出動作を高速で行う場合には、EL ディスプレイ 21 の水平駆動回路 34 及び垂直駆動回路 35 を動作させるクロックの周波数を高くすることにより、実現される。このような座標検出動作の場合、1 垂直走査期間毎に 1 つの座標検出が行われることになる。

【0027】

座標検出のための垂直走査期間と画像表示のための垂直走査期間とを設定する場合、図 4 (b) に示すように、複数の水平走査期間に画像表示動作を行い、1 垂直走査期間に座標検出動作を行うようにする。即ち、画像表示動作のみを行うときの従来の垂直走査と比較して、垂直走査周期を短く設定し、画像表示を行う合間に座標検出を行うようにしている。例えば、垂直走査期間を $4/5$ 倍とすることでフレームレートを $5/4$ 倍とし、画像表示動作を 4 垂直走査期間連続した後、1 垂直走査期間だけ座標検出動作を行うようにする。尚、座標検出動作自体

は、図4(a)に示す座標検出動作と同一であり、ELディスプレイ21の各表示画素30に消去電位 V_e を印加した後、中間電位 V_m を点順次で印加する。これにより、図4(a)の場合と同様に、ELディスプレイ21の表示面に画像信号Yに従う画像の表示と入力ペン22が接触している位置の座標検出とが同時に行われる。このような座標検出動作の場合、座標検出動作と画像表示動作との比に応じて座標検出が行われることになる。

【0028】

以上の実施形態においては、ELディスプレイ21がアクティブマトリクス方式の場合を例示したが、単純マトリクス方式であっても、点順次で画素の表示が可能であれば、同様に適用できる。ELディスプレイ21が単純マトリクス方式の場合、各表示画素が選択状態のとき以外は発光していないため、図3及び図4に示すような消去動作は不要になる。

【0029】

【発明の実施の形態】

本発明よれば、ディスプレイの表面に座標検出のための機構を設ける必要がなく、ディスプレイ部分の構造の簡略化が図れると共に、ディスプレイの表示面が見にくくなるのを防止できる。ディスプレイに用いるEL素子は、液晶に比べて応答速度が速く、座標検出動作を高速で繰り返しても、十分に追従することができる。

【図面の簡単な説明】

【図1】

本発明の座標入力装置の実施形態を示すブロック図である。

【図2】

ELディスプレイの構成を示す等価回路図である。

【図3】

本発明の座標入力装置の第1の動作を説明するタイミング図である。

【図4】

本発明の座標入力装置の第2の動作を説明するタイミング図である。

【図5】

デジタイザの構造を示す斜視図である。

【図 6】

従来の座標入力装置の実施形態を示すブロック図である。

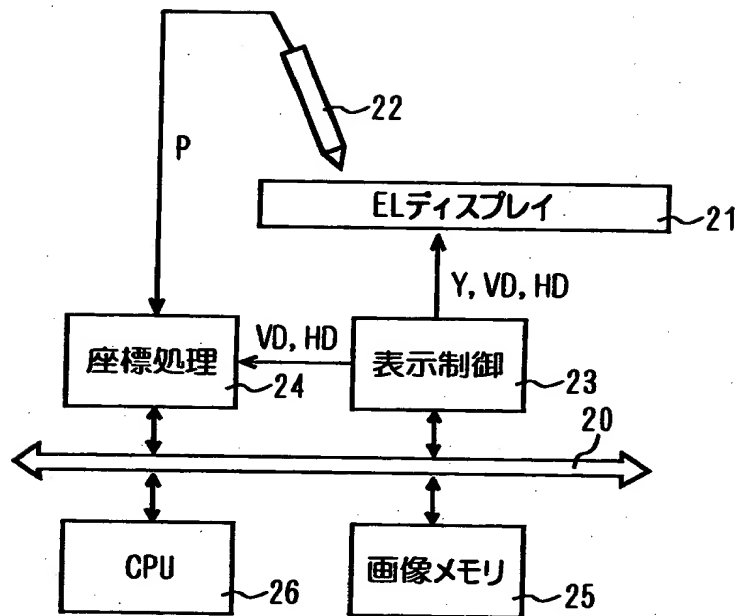
【符号の説明】

- 11 フラットディスプレイ
- 12 抵抗シート
- 10、20 バス
- 13、23 表示制御回路
- 14、24 座標処理回路
- 15、25 画像メモリ
- 16、26 CPU
- 30 表示画素
- 31 ドレインライン
- 32 ゲートライン
- 33 電源ライン
- 34 水平駆動回路
- 35 垂直駆動回路
- 36 プリチャージ回路

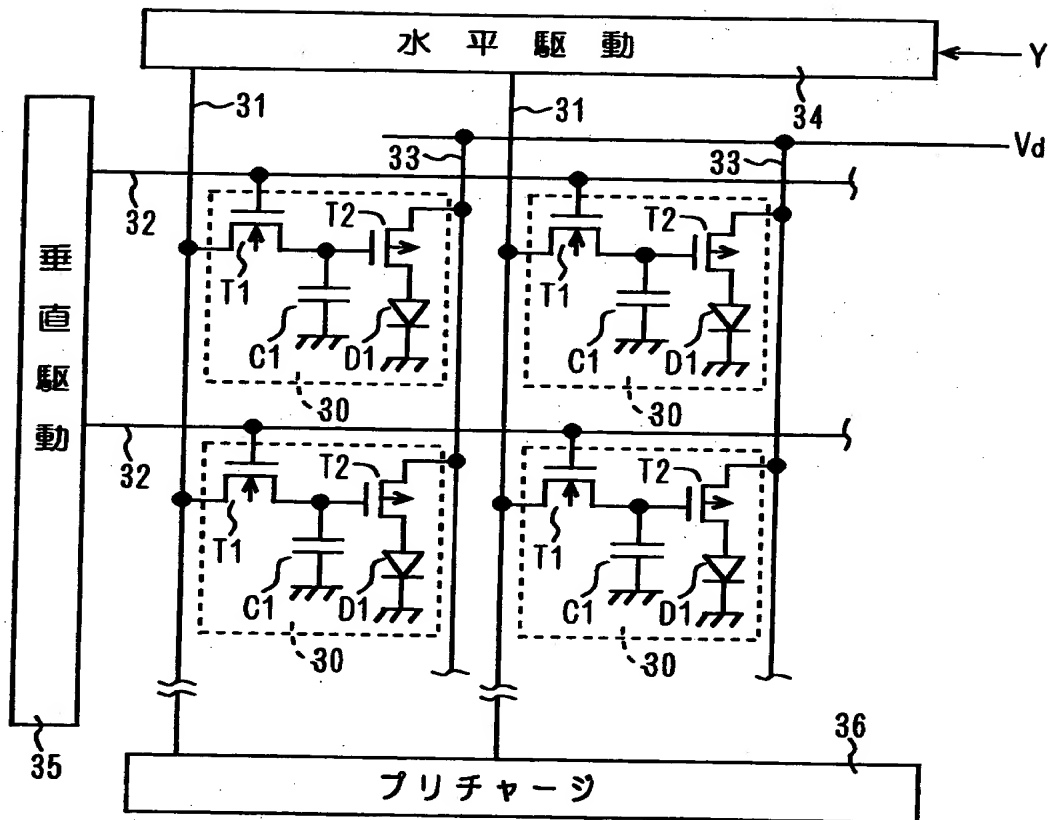
【書類名】

図面

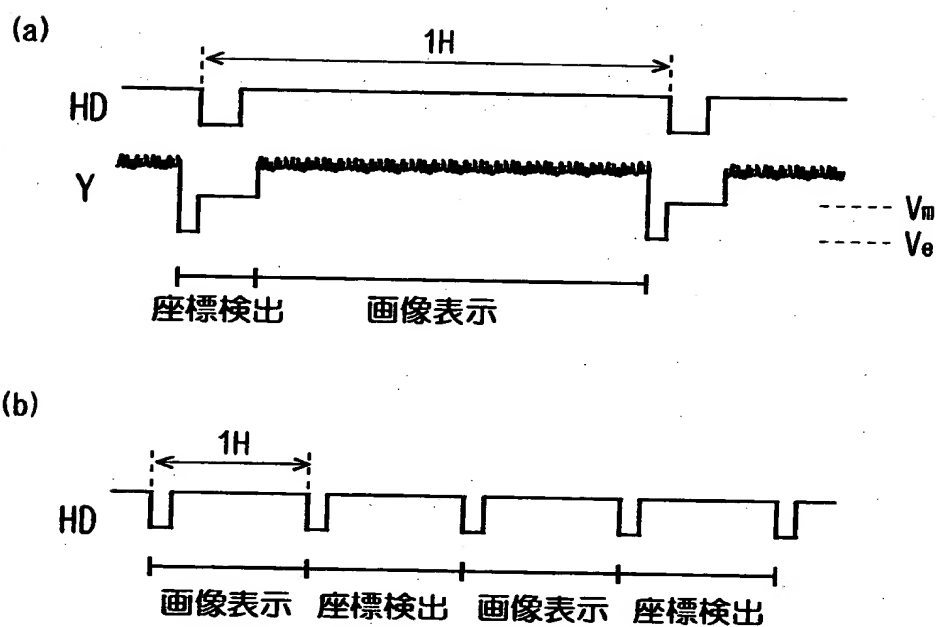
【図 1】



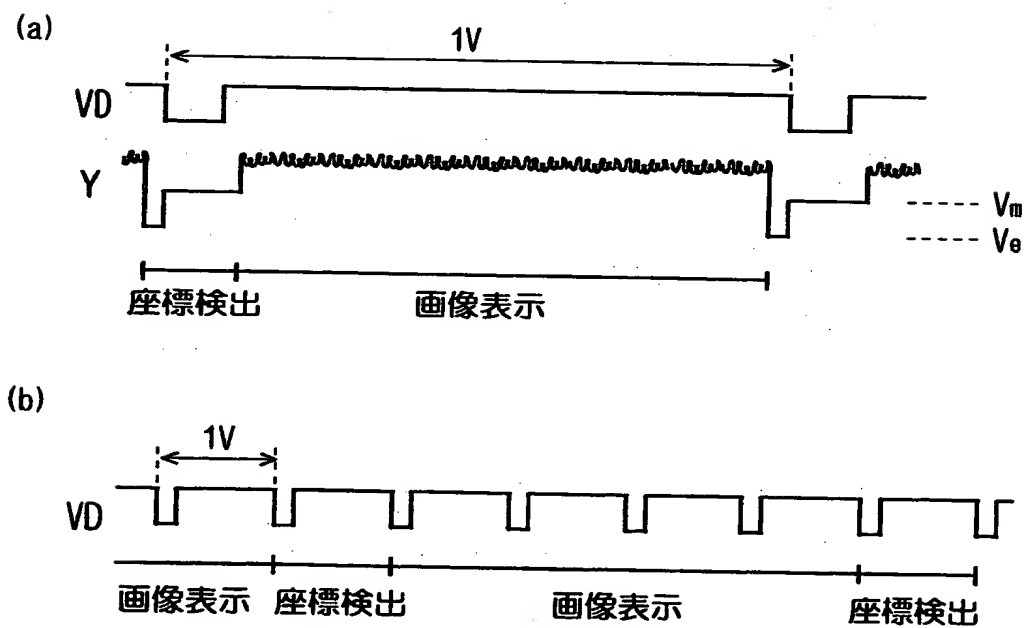
【図2】



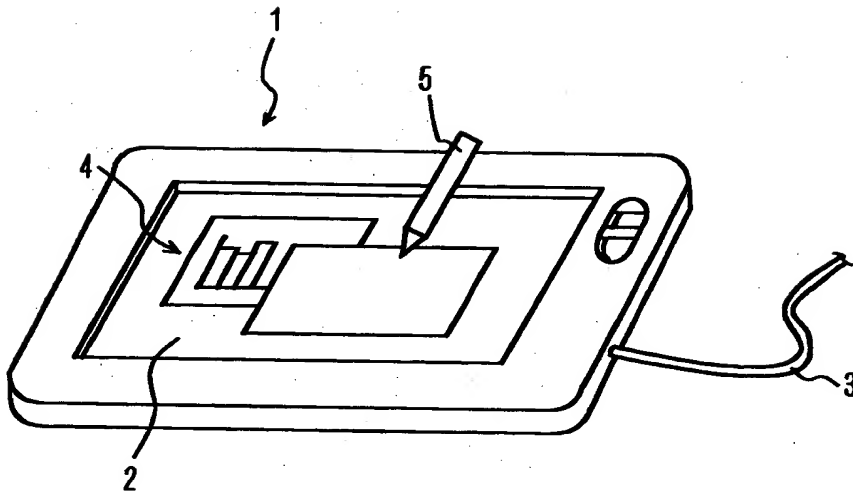
【図 3】



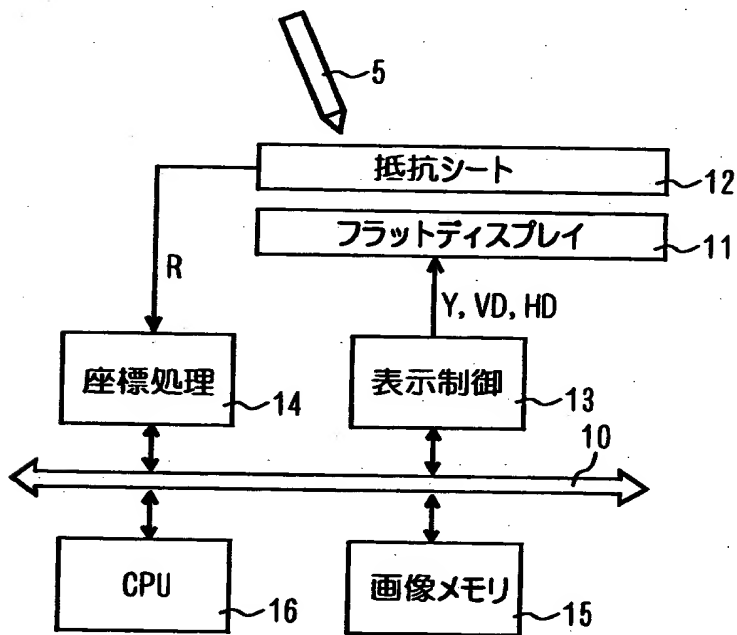
【図 4】



【図 5】



【図 6】



【書類名】 要約書

【要約】

【課題】 座標入力装置の構成を簡略化する。

【解決手段】 E Lディスプレイ 2 1 の表示面に先端に受光部を設けた入力ペン 2 2 で図形等を描く。このとき、E Lディスプレイ 2 1 を点順次で発光させ、E Lディスプレイ 2 1 の発光のタイミングと入力ペン 2 2 の発光検出のタイミングとに基づいて、入力ペン 2 2 の位置を座標情報として検出する。

【選択図】 図 1

出 願 人 履 歴 情 報

識別番号

[000001889]

1. 変更年月日

1993年10月20日

[変更理由]

住所変更

住 所

大阪府守口市京阪本通2丁目5番5号

氏 名

三洋電機株式会社